

THIẾT KẾ MẠCH ĐIỆN TỬ CHUYÊN NGHIỆP

I. Đối tượng

Sinh viên các trường cao đẳng ,đại học cho nhóm nghề công nghệ kỹ thuật có nhu cầu học lập trình vi xử lý:

- ✓ Tự động hóa
- ✓ Cơ điện tử
- ✓ Điện tử công nghiệp
- ✓ Điện tử dân dụng
- ✓ Điện tử viễn thông
- ✓ Điện tàu thủy...

II. Mục tiêu

Khóa học nhằm đào tạo cho học viên biết cách thiết kế mạch nguyên lý, chuyên sang thiết kế mạch layout. Học viên biết cách sử dụng các công cụ để đánh giá thiết kế mạch .

Kết thúc khóa học, học viên thiết kế được các mạch từ đơn giản đến phức tạp, biết cách đánh giá các thiết kế đó...

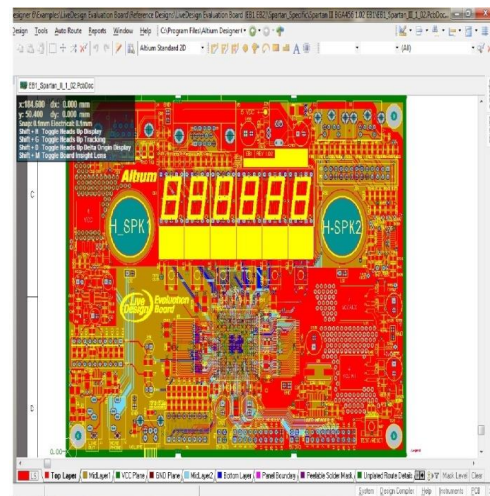
III. Chương trình đào tạo

1. Thiết kế mạch nguyên lý

- Cách tạo một project mới
- Cách sử dụng thư viện linh kiện (thêm, tìm, lấy linh kiện từ thư viện vào thiết kế...)
- Cách tạo một linh kiện mới
- Cách đặt tên và sắp xếp linh kiện hợp lý
- Cách nối mạch (cách nối dây, đặt nhãn tên linh kiện, sử dụng đường bus...)
- Cách hiệu chỉnh khung bản vẽ (trang trí, thêm hình, đổi cỡ trang giấy..)
- Trích xuất thiết kế sang các định dạng khác (pdf...)

2. Thiết kế mạch in

- Cách tạo project mới.
- Cách sử dụng thư viện linh kiện
- Cách tạo (vẽ) một linh kiện mới.
- Cách đặt linh kiện hợp lý
- Cách quản lý các lớp đồng và đường mạch
- Cách nối mạch thủ công và tự động
- Chỉnh sửa bản vẽ (đặt jump, phủ mass, sửa chân linh kiện...)
- Xem mô hình 3D của mạch
- Danh sách các linh kiện trong mạch
- Trích xuất ra các file để thi công (Gerber, NC Drill...)



3. *Tài liệu hướng dẫn*

Tài liệu hướng dẫn thực hành được xây dựng trên cơ sở dữ liệu về đào tạo nghề của hãng và kết hợp với các nội dung thực hành tiêu chuẩn của các trường nghề tại Việt nam. Bộ tài liệu được soạn bằng tiếng Việt và chia thành nhiều mô đun, phù hợp với các yêu cầu đào tạo lập trình vi xử lý từ trình độ cơ bản đến chuyên sâu.

4. *Thời gian đào tạo*

Dự kiến mỗi khóa học sẽ tiến hành trong 5 ngày ,tương đương 10 buổi học, tương đương với 45 tiết học.

5. *Chứng chỉ sau khóa học*

Sau khóa học,học viên có thể được cấp chứng chỉ .